

Mehatronske sistemi 1 – vaje C/C++

Paralelna vrata PC računalnika

Podatkovni register: 8 izhodnih bitov za prenos podatkov na pisalnik

Statusni register: 5 vhodnih bitov za branje stanja pisalnika

Kontrolni register: 4 izhodni biti za nadzor nad pisalnikom

LPT data register IO naslov BASE+0

d0	DB25	pin2	out
d1	DB25	pin3	out
d2	DB25	pin4	out
d3	DB25	pin5	out
d4	DB25	pin6	out
d5	DB25	pin7	out
d6	DB25	pin8	out
d7	DB25	pin9	out

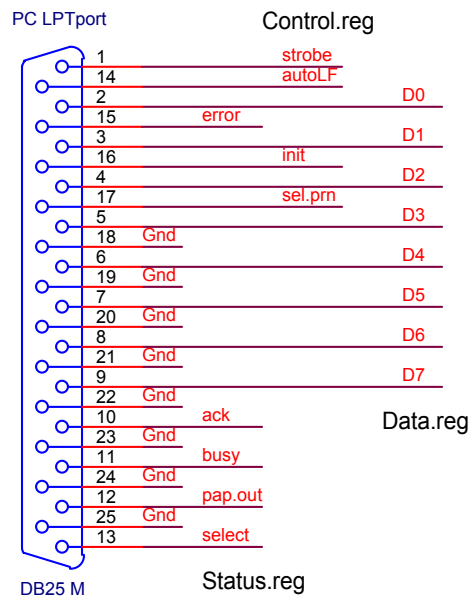
LPT status register IO naslov BASE+1

r1	reserved	
r2	reserved	
IRQ		
error	DB25	pin15 in
select	DB25	pin13 in
paperOut	DB25	pin12 in
ack	DB25	pin10 in
busy	DB25	pin11 in inverted

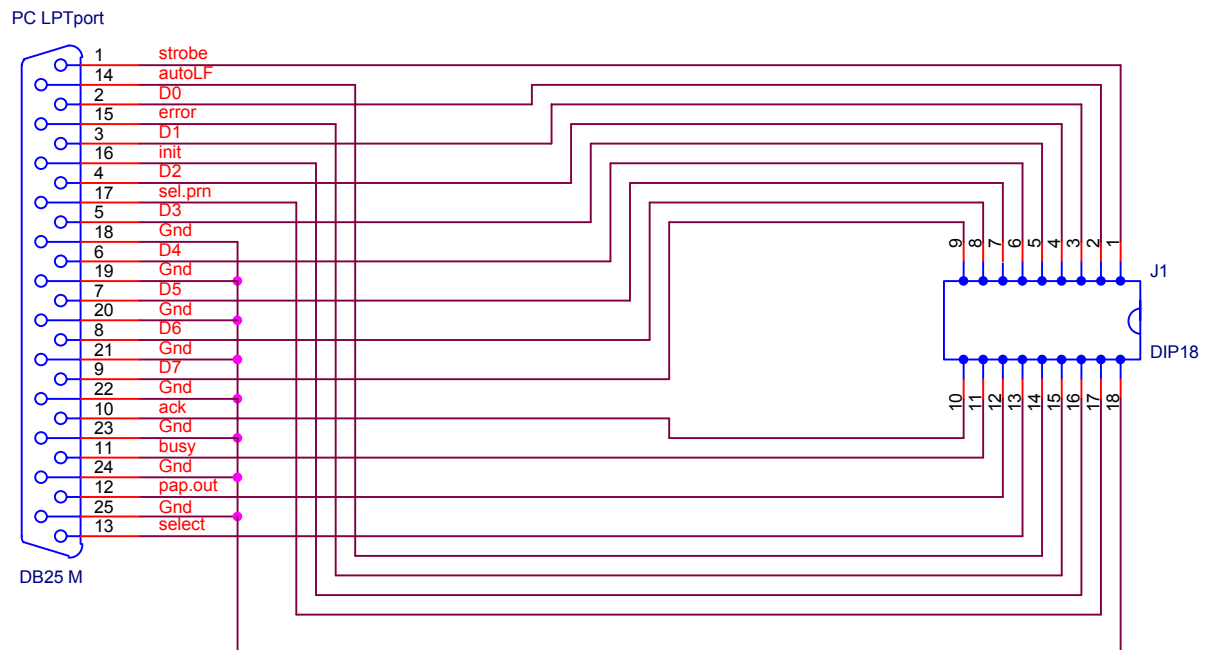
LPT control register IO naslov BASE+2

strobe	DB25	pin1 in/out inverted
autoLF	DB25	pin14 in/out inverted
init	DB25	pin16 in/out
selectPrnt	DB25	pin17 in/out inverted
enableIRQ		
enableBidir		
r1	unused	
r2	unused	

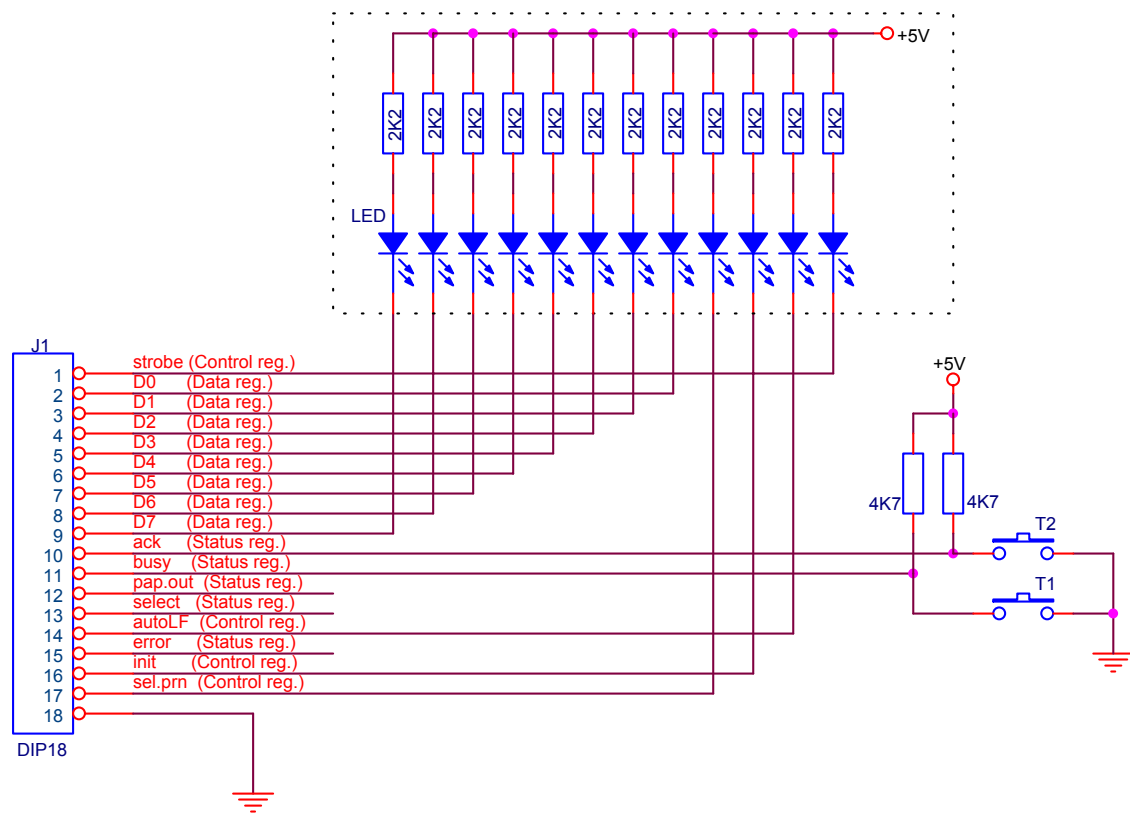
Konektor paralelnega porta in razpored signalov:



Adapter za povezavo paralelnega porta PC računalnika in prototipske ploščice:



Električne komponente demo ploščice:



Kabli za povezavo dveh PC-jev preko paralelnega porta

Povezava dveh PC-jev preko SPP portov:

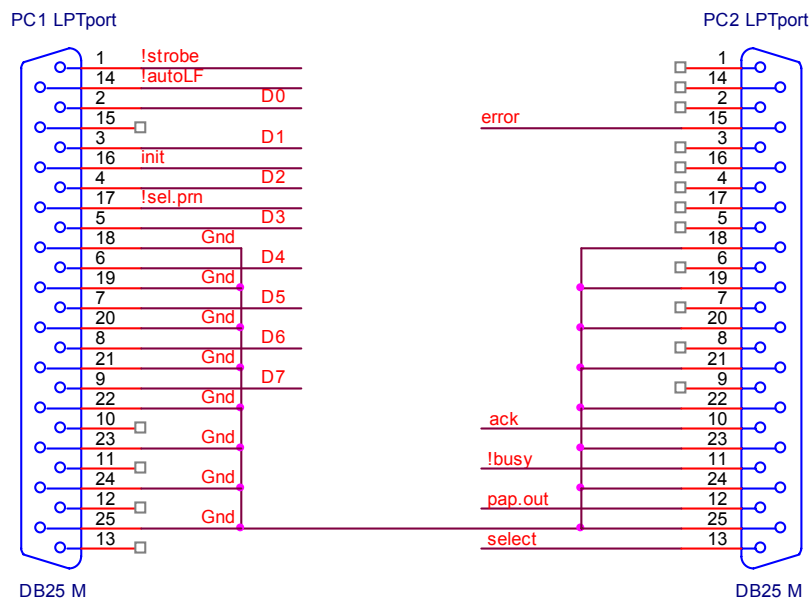
```
2 -- 15    11 -- 6
3 -- 13    10 -- 5
4 -- 12    12 -- 4
5 -- 10    13 -- 3
6 -- 11    15 -- 2
```

```
18-25 -- 18-25
```

Povezava dveh PC-jev preko EPP ali ECP portov:

```
1 -- 10      10 -- 1
11 -- 14     14 -- 11
2 -- 2
3 -- 3
4 -- 4
5 -- 5
6 -- 6
7 -- 7
8 -- 8
9 -- 9
16 -- 12     12 -- 16
15 -- 17     17 -- 15
```

```
18,25 -- 18,25 Gnd
```



Dodatni podatki o različnih načinih povezovanja PC računalnika:

ParallelPort.doc - ta dokument

Parallel.pdf

<http://www.beyondlogic.org/>